

가

가

가
가

SMART

-
- (, ,)
- 가

, SMART

가

-
-
- VME
- DSP

DSP

가 가 ,

가

가

가

SMART

SMART

2.

[2,3,4,5]

가

가

가

가

가

(locking)

SMART

Deadline)

LS(Least Slack time)

AED(Adaptive Earliest Deadline)

ED(Earliest

가

SMART

SMART

SMART

2.1

[8]

SMART

CPU

가

< 1 >

SMART

BEGIN, COMMIT, ABORT

/ /

SMART

가

가

가

가

가

DSP

가

4.

가 .
가 I/O
[7]

가 .
o

o SYSFAIL 가
o (backplane) IC(Integrated Circuit)

o
o VME 7 가

5) DSP
60 DSP 70 ,
가 80
DSP 가 90
DSP , PC , DSP

가
DSP CPU DSP CPU
DSP CPU
CPU 가 DSP 가

TMS320C40 ,

o TMS320C40 TI

1)

2)

3)

4)

A.

B.

C.

5) 가

SMART

&

가

SMART

SMART

SMART

가 ,

/ ,

SMART

가

가

4.4

SMART < 2>

, VME

1)

- : TMS320C40GFL60

- : (global), (local)
- : (global) - SRAM
- (local) - EPROM, SRAM, (flash)
- : VME

2) VME

- VME
- ID
- VME
- VME
- VME
- / A24/D16
- VME

3)

-
-
-
-

TI TMS320C40 DSP , 6
 , 12 40 가 C
 가 . 128 가 가 ,
 4G .
 (MAC-Multiple And Accumulate) ,

5.0

SMART

가 .

